PCSI1, Fabert (Metz)

ÉLECTROCINÉTIQUE N°7

PCSI1, Fabert (Metz)

PCSI1, Fabert (Metz)

rt (Metz) ÉLECTROCINÉTIQUE N°7 PCSI1, Fa Le modèle linéaire de la diode réelle possède la caractéristique suivante :

PCSI1, Fabert (Metz)

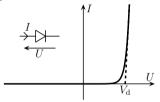
Circuits non linéaires

I – Avec une diode

La diode est un composant fait de semi-conducteurs, symbolisé par _____et dont la caractéristique avec la convention naturelle suivante est :

Déf

Loi



 $V_{\rm d}$ est la tension de seuil de la diode.

Déf Un composant est $polaris\acute{e}$ lorsque son sens de branchement influence son fonctionnement. Un composant non polarisé est dit $sym\acute{e}trique$.

La diode est un dipôle passif, polarisé, non linéaire.

Loi Une diode usuelle ne permet de laisser passer le courant que dans un seul sens.

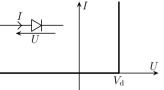
Loi

Loi

- $\boldsymbol{\rightarrow}$ lorsque la diode est bloquée, elle se comporte comme $\overset{I}{\underbrace{\hspace{1cm}}}_{II}$
- → lorsque la diode est passante, elle se comporte comme V_d V_d U V_d U V_d U V_d U

Pour une diode usuelle, $V_{\rm d} \simeq 0.6~{\rm V}$ et $r \simeq 10~\Omega$

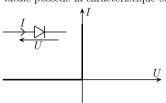
La $\it diode id\'eale$ à $\it tension de seuil non nul possède la caractéristique suivante :$



Loi

- \Rightarrow lorsque la diode est bloquée, elle se comporte comme $\stackrel{I}{\underbrace{\hspace{1.5cm}}}_{U}$
- \rightarrow lorsque la diode est passante, elle se comporte comme

La diode idéale possède la caractéristique suivante :



Loi

→ lorsque la diode est bloquée, elle se comporte comme

→ lorsque la diode est passante, elle se comporte comme

Pour un circuit comportant un composant non linéaire au fonctionnement a priori inconnu, il faut:

- → faire une hypothèse sur son domaine de fonctionnement
- → écrire l'égalité correspondante (et le remplacer par son modèle électrocinétique éventuellement)
- → vérifier l'inégalité définissant le domaine de fonctionnement

Loi

Loi

Pour un circuit comportant un composant non linéaire au fonctionnement connu, il faut :

- → écrire l'égalité correspondante (et le remplacer par son modèle électrocinétique éven-
- → vérifier l'inégalité définissant le domaine de fonctionnement

D 1 181 187 1 1 18 1 7 11

Loi

Pour le modele lineaire de la diode reelle :					
hypoth	hypothèse « à poser »		« à vérifier »		
diode blo	oquée	$I = 0 \text{ et}$ $U = \frac{I}{U}$	$U \leqslant V_{\rm d}$		
diode pas	ssante	$U = rI + V_{\rm d} \text{ et}$	$I\geqslant 0$		

PCSI1. Fabert (Metz)

Pour la diode idéale à tension de seuil non nul :

hypothèse	« à poser »	« à vérifier »
diode bloquée	I = 0 et $U = I$ U	$U \leqslant V_{\rm d}$
diode passante	$U = V_{\rm d}$ et $ \begin{array}{c} I \\ \downarrow I \\ II \end{array} $	$I\geqslant 0$

Loi

Pour la diode idéale :

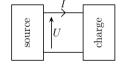
hypothèse	« à poser »	« à vérifier »
diode bloquée	$I = 0 \text{ et}$ $U = \frac{I}{U}$	$U \leqslant V_{\rm d}$
diode passante	$U = 0 \text{ et}$ $U = \frac{I}{U}$	$I\geqslant 0$

Le point dans le plan (U,I) correspondant à la tension aux bornes des deux dipôles et à l'intensité parcourant le circuit tel que schématisé ci-dessous est appelé point de fonctionnement.

Déf

Déf

Loi



Loi L'association graphique de deux portions de droite donne une portion de droite.

Un quadripôle est dit redresseur s'il transmet la tension d'entrée en sortie mais uniquement avec des valeurs positives.



Déf

Déf

ÉLECTROCINÉTIQUE N°7

PCSI1, Fabert (Metz)

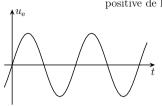
Loi

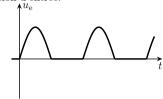
PCSI1, Fabert (Metz) ÉLECTROCINÉTIQUE N°7

Seuls les dispositifs non linéaires peuvent créer des cycles d'hystérésis.

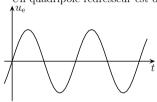
PCSI1, Fabert (Metz)

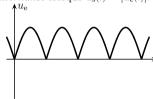
Un quadripôle redresseur est dit *simple alternance* lorsqu'il ne conserve que la partie positive de la la tension d'entrée.





Un quadripôle redresseur est dit double alternance lorsque $u_s(t) = |u_e(t)|$.





DÉF Un détecteur de crêtes a pour rôle d'envoyer, en sortie, l'enveloppe du signal d'entrée.

II – Avec un amplificateur opérationnel

Lorsqu'un AO idéal fonctionne en régime non linéaire, sa tension d'entrée ε est obligatoirement non nulle.

Pour un AO idéal en régime non linéaire :

Loi

Loi

hypothèse	« à poser »	« à vérifier »
saturation haute	$V_{\rm s} = +V_{\rm sat}$	$\varepsilon > 0$ ou $V_+ > V$
saturation basse	$V_{\rm s} = -V_{\rm sat}$	$\varepsilon < 0$ ou $V_+ < V$

Déf Il y a un phénomène d'hystérésis lorsqu'un dispositif possède une réponse qui peut prendre deux valeurs différentes suivant le passé de la grandeur d'entrée.

Loi La représentation de la sortie en fonction de l'entrée dans le cas d'un hystérésis fait apparaître un cycle.

© Matthieu Rigaut 5 / 6 2010 - 2011

III – Générateur d'impulsions

Loi Uste avant de basculer d'une saturation à une autre, la tension d'entrée ε d'un AO est nulle.

© Matthieu Rigaut 6 / 6 2010 - 2011